

序号	题目
1	( ) 是计算机内部各部件之间传送信息的公共信号线, 其特点是分时和共享。 A、CPU B、数据通路 C、I/O D、总线
2	控制单元的功能有下面三种, 除了( )。 A、产生所有的控制信号 B、发出各种控制命令 C、对操作码进行译码 D、存储程序和数据
3	采用虚拟存储器的目的是( )。 A、扩大内存存储空间 B、解决 CPU 和内存的速度匹配问题 C、扩大 CPU 寄存器数量 D、降低价格
4	控制存储器位于( )内。 A、寄存器 B、CPU C、内存 D、外存
5	汇编语言必须经过( )才能转换为机器语言。 A、汇编 B、编译 C、组合 D、重组
6	跳转指令属于( )类指令。 A、数据传送 B、数据运算 C、程序控制 D、微子程序返回地址
7	在微程序控制单元中, 每条微代码存储在( )。 A、寄存器 B、控制逻辑 C、内存 D、控制存储器
8	采用 Cache 存储器的目的是( )。 A、扩大内存存储空间 B、解决 CPU 和内存的速度匹配问题 C、扩大 CPU 寄存器数量 D、既扩大内存容量又扩大通用寄存器数量
9	在 IEEE754 浮点标准的单精度格式中, 阶码占多少位( )。 A、9 B、8 C、22 D、23
10	5. 某 RAM 芯片存储容量是 $1K \times 4$ 位, 该芯片地址线与数据线数目为( )。 A、4, 4 B、4, 8 C、10, 4 D、10, 8
11	计算机的( )是指计算机的实体部分, 由各种元器件组成。 A、软件 B、硬件 C、系统 D、结构
12	假设 CPU 执行某段程序时, 共访问 Cache 命中 1000 次, 访问主存 250 次, 则 Cache-主存系统的命中率为( )。 A、25% B、75% C、80% D、20%
13	下列设备中属于输入设备的是( )。 A、显示器 B、打印机 C、键盘 D、绘图仪
14	CPU 响应 I/O 设备提出中断请求的条件是必须满足( )。 A、INTR=1 B、EINT=1 C、INTP=1 D、MASK=1
15	( )的特点是, 指令字中的形式地址 A 就是操作数的有效地址 EA。 A、相对寻址 B、基址寻址 C、直接寻址 D、变址寻址
16	( ) 机器主频的倒数, 是控制计算机操作的最小时间单位。 A、指令周期 B、机器周期 C、工作周期 D、时钟周期
17	计算机的( )由人们事先编制好的具有各类特殊功的程序组成。 A、软件 B、组成 C、系统 D、实现

18	CPU 执行某段程序时, Cache 的存取周期为 10ns, 主存的存取周期为 240ns, Cache-主存系统的命中率为 95%, 则平均访问时间为 ( )。 A、228.5ns    B、9.5ns    C、21.5ns    D、12ns
19	下列设备中属于输出设备的是 ( )。 A、鼠标    B、扫描仪    C、键盘    D、绘图仪
20	下列不属于 DMA 方式特点的是 ( )。 A、靠硬件完成数据传送    B、能够处理异常事件 C、无需中断现行程序    D、可在指令周期的任一存取周期结束时响应
21	立即寻址方式的特征标记是 ( )。 A、@    B、&    C、#    D、\$
22	CPU 每取出并执行一条指令所需的全部时间称为 ( )。 A、指令周期    B、机器周期    C、工作周期    D、时钟周期
23	翻译程序有两种: 一种是编译程序, 另一种是 ( )。 A、汇编程序    B、解释程序    C、机器语言程序    D、执行程序
24	假设 CPU 执行某段程序时, 共访问 Cache 命中 1000 次, 访问主存 250 次, Cache 的存取周期为 50ns, 主存的存取周期为 220ns。则 Cache-主存系统的平均访问时间为 ( )。 A、85ns    B、84ns    C、83ns    D、82ns
25	下列设备中属于输入设备的是 ( )。 A、显示器    B、打印机    C、键盘    D、绘图仪
26	单重中断与多重中断主要区别是 ( )。 A、中断响应的条件    B、中断屏蔽字 C、开中断的时间    D、指令是否执行结束
27	某指令系统有 200 条指令, 对操作码采用固定长度二进制编码时, 最少需要用 ( ) 位。 A、4    B、8    C、16    D、32
28	用以指定待执行指令所在地址的是 ( )。 A、指令寄存器    B、数据计数器    C、程序计数器    D、累加器
29	微型计算机的发展以 ____ 技术为标志。 A. 操作系统    B. 微处理器    C. 磁盘    D. 软件
30	假设 CPU 执行某段程序时, 共访问 Cache 命中 500 次, 访问主存 125 次, Cache 的存取周期为 25ns, 主存的存取周期为 110ns。则 Cache-主存系统的平均访问时间为 ( )。 A、41ns    B、42ns    C、43ns    D、44ns
31	下列设备中属于输出设备的是 ( )。 A、扫描仪    B、鼠标    C、键盘    D、打印机
32	CPU 响应中断的时间是____。 A. 一条指令执行结束    B. 外设提出中断 C. 取指周期结束    D. 寻址结束
33	某指令系统有 117 条指令, 对操作码采用固定长度二进制编码时, 最少需要用 ( ) 位。 A、4    B、7    C、16    D、32
34	用以指定存储中间运算结果的寄存器是 ( )。 A、指令寄存器    B、数据计数器    C、程序计数器    D、累加器

35	假设 CPU 执行某段程序时，共访问 Cache 命中 1700 次，访问主存 300 次，则 Cache-主存系统的命中率为（ ）。 A. 15%      B. 85%      C. 80%      D. 20%
36	CPU 执行某段程序时，Cache 的存取周期为 20ns，主存的存取周期为 200ns，Cache-主存系统的命中率为 95%，则平均访问时间为（ ）。 A. 195ns    B. 10ns      C. 29.5ns    D. 19ns
37	间接寻址方式的特征标记是（ ）。 A. @      B. &      C. #      D. \$
38	Office 软件属于（ ）。 A、系统软件    B、应用软件    C、管理软件    D、OA 软件
39	CPU 关中断的条件是（ ）。 A. INTR=0    B. EINT=0    C. INTP=0    D. MASK=0
40	CPU 开中断的条件是（ ）。 A. INTR=1    B. EINT=1    C. INTP=1    D. MASK=1
41	（ ）的特点是，指令字中的形式地址 A 就是操作数。 A. 相对寻址    B. 基址寻址    C. 直接寻址    D. 立即寻址
42	通常用下列寄存器中的（ ）保存中间运算结果。 A、指令寄存器    B、数据计数器    C、程序计数器    D、累加器
43	CPU 处于中断周期是，其工作周期标志触发器状态为（ ）。 A. FE=1    B. INT=1    C. EX=1    D. IND=1
44	CPU 处于取指周期是，其工作周期标志触发器状态为（ ）。 A. FE=1    B. INT=1    C. EX=1    D. IND=2
45	现代计算机以（ ）为中心。 A 运算器    B 存储器    C 控制器    D 寄存器
46	机器字长是指计算机进行一次定点整数运算所能处理的（ ）数据的位数。 A 二进制    B 八进制    C 十进制    D 十六进制
47	存储单元一般具有存储（ ）的功能。 A 仅程序    B 仅数据    C 程序和数据    D 控制信息
48	存储器的地址与存储器的存储单元是（ ）的关系。 A 一一对应    B 一对多    C 多对一    D 多对多
49	下列属于计算机系统输入设备的是（ ）。 A 显示器    B 音箱    C 打印机    D 扫描仪
50	通常，计算机中的定点有符号数采用（ ）表示。 A 原码    B 补码    C 反码    D 移码
51	DMA 的数据传送过程不包含下列哪一项？（ ） A 数据传送    B 程序中断    C 预处理    D 后处理
52	-61 的八位补码表示形式是（ ）。 A 00111101    B 10111101    C 11000010    D 11000011
53	（ ）寻址的无条件转移指令的功能是将指令中的地址码送入 PC。 A 直接    B 间接    C 寄存器    D 立即
54	设某计算机的 CPU 主频为 100MHZ，每个机器周期含 5 个时钟周期，每个指令周期含 4 个机器周期，则该计算机的指令周期是（ ）微秒。 A 0.4    B 0.2    C 0.5    D 1.0

55	冯·诺依曼计算机以（ ）为中心。 A 运算器      B 存储器      C 控制器      D 寄存器
56	（ ）是指计算机进行一次运算所能处理的二进制数据的位数。 A 指令字长      B 存储字长      C 机器字长      D 字节长度
57	每个存储单元有一个（ ）编码地址。 A 小数          B 整数          C 有符号数      D 浮点数
58	总线宽度是指（ ）的位数。 A 地址总线      B 数据总线      C 控制总线      D 片内总线
59	下列属于计算机系统输出设备的是（ ）。 A 鼠标          B 键盘          C 打印机          D 扫描仪
60	在 IEEE 754 标准中，阶码采用（ ）表示。 A 原码          B 补码          C 反码          D 移码
61	中断请求触发器的名称是（ ）。 A INTR          B INTP          C EINT          D MASK
62	补码表示的数据，其符号位（ ）作为数据位直接参与运算。 A 可以          B 不可以          C 有时可以      D 有时不可以
63	一个节拍信号的宽度是指一个（ ）。 A 机器周期      B 时钟周期      C 指令周期      D 取指周期
64	设某计算机的 CPU 主频为 16MHZ，每个机器周期含 2 个时钟周期，每个指令周期含 4 个机器周期，则该计算机的指令周期是（ ）微秒。 A 0.125          B 0.25          C 0.5          D 1.0